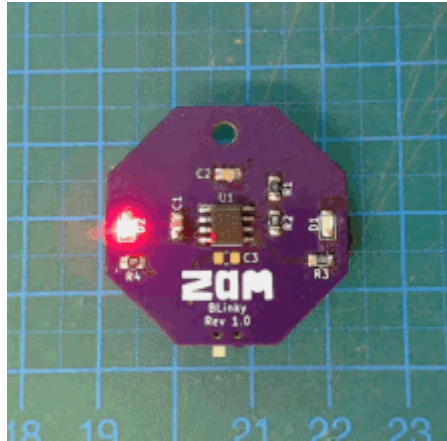


Einführung in die Gestaltung von Leiterplatten mit KiCad



Überblick

Teil 1. Ein Tag zum Erstellen eines Projekts mit KiCad - mit den Schaltplan- und PCB-Editoren sowie den Symbol- und Footprint-Editoren, um eine benutzerdefinierte Leiterplatte herzustellen.

Teil 2. Ein weitere Tag um die Platine zum Laufen zu bringen; Bestückung und Prüfung ist auch eingeplant.

[Original Vorschlag \(Englisch\)](#)

Teilnehmer

Jeder, der sich für die Verwendung elektronischer Designsoftware interessiert und neu bei KiCad ist.

max. 6 Teilnehmer

Vorkenntnisse

Grundkenntnisse in Elektronik wären hilfreich aber nicht essentiell.

Mitbringen

Laptop, Maus, KiCad 6 bereits installiert.

Material Kosten

Am 2. Tag entstehen Materialkosten. Der genaue Beitrag ist abhängig von der PCB Größe. Ein Betrag zwischen 10€ bis 15€ ist zu erwarten.

Anmeldung

smayze@yahoo.com

Ort

ZAM Hauptstrasse, Erlangen.

Programm

Tag 1 - Sa. 4. Juni 2022

Basic project creation up to layout.

Time	Duration	Topic
10:00	30	COVID Testing. Introduction, house rules.
10:30	45	Introduction to KiCad + Circuit Creation
11:15	15	break
11:30	45	Library Management - Symbols and Footprints
12:15	60	Lunch
13:15	45	Layout
14:00	15	break
14:15	45	Wrap up and packup
15:00		finish

Tag 2 - Sa. 25. Juni 2022

Assembly, testing and troubleshooting.

Time	Duration	Topic
10:00	30	COVID Testing. Introduction, house rules.
10:30	45	Assembly
11:15	10	break
11:25	45	Assembly
12:10	60	Finish

Designdateien

Die Designdateien sind auf dem GitHub Repository [ZAM_KiCad_Basics](#) erhältlich.

Revision #20

Created 2022-02-13 10:43:05 UTC by Steve Mayze

Updated 2022-06-08 12:30:16 UTC by Steve Mayze